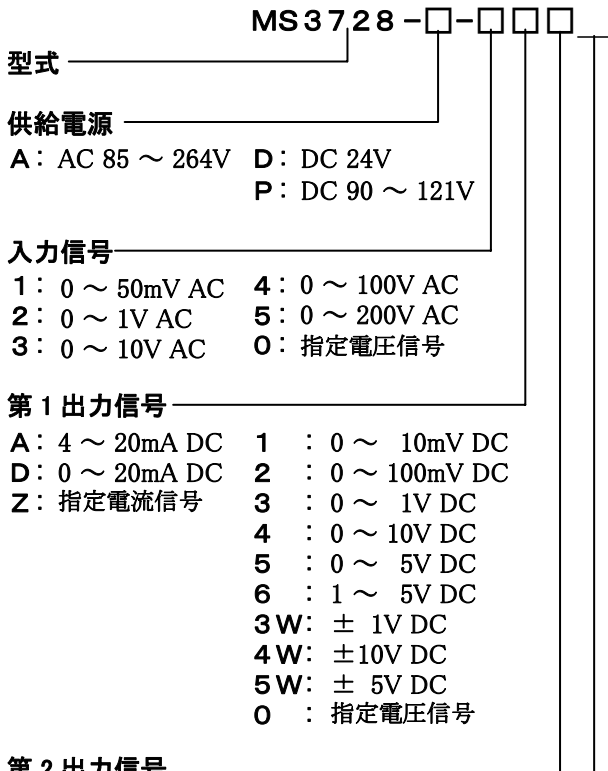


概要

タコジェネレータからの電圧信号を計装統一信号に変換する薄型プラグイン構造の絶縁1出力/2出力 タコジェネ変換器です。

型式コード



第2出力信号

未記入: なし

第1出力信号のコードと同じ

☑第1出力信号が電圧出力の場合、第2出力信号は電流出力のご指定はできません。

☑2出力共 4~20mAの場合、出力負荷は各々350Ω以下となります。

オプション

未記入: なし

/X : 特注.....+¥10,000

\*特注に関しましては、製作の可否をお問い合わせ下さい。

ご発注時指定事項

・型式コード

(例)MS3728-A-2A6

\*工場出荷測定値:工場出荷時は0~500Hzで測定して出荷致します。

その他ご指定例

・入力“0”時 MS3728-A-0AA(入力 AC0~250V)

・出力“0”時 MS3728-A-260(出力 2~5V)

・周波数指定時 MS3728-A-2A6(0~100Hz)

(周波数のご指定がある場合には、ご指定周波数での測定ならびに製品ラベル表記にて出荷致します。)

・オプション“X”時 MS3728-A-26/X(応答周波数 50Hz)

・RoHS 対応品につきましては、お問い合わせ下さい。

基本価格

1出力型 ¥45,000

2出力型 ¥55,000



仕様

●電源部

電源感度 AC85~264V(47~63Hz 定格100V、240V)  
DC24V±10%  
DC90~121V(定格110V)  
各電源電圧に対してスパンの±0.1%以内

電源ヒューズ 160mAヒューズ

最大消費電力

電源	AC100V	DC24V	DC110V
1出力型	2.0VA以下 / 50mA以下 / 20mA以下		
2出力型	2.5VA以下 / 65mA以下 / 25mA以下		

●入力部

入力抵抗

入力スパン≤500mV: 100kΩ以上(停電時:100kΩ以上)

入力スパン>500mV: 1MΩ以上(停電時:1MΩ以上)

入力許容電圧 連続 定格入力値の120%

入力周波数 15Hz~1kHz(100%入力時)

製作可能範囲 AC0~50mVからAC0~300Vの範囲内

●出力部

最大出力負荷

電圧出力(DC)	1Vスパン以上	2mA以下
	10mV	10kΩ以上
	100mV	100kΩ以上
電流出力(DC)	4~20mA 1出力	750Ω以下
	4~20mA 2出力	各々350Ω以下

ゼロ点調整範囲 スパンの約±5%  
(変換器前面トリマにより可変)

スパン調整範囲 スパンの約±5%  
(変換器前面トリマにより可変)

製作可能範囲

	電流信号	電圧信号
出力範囲(DC)	0~20mA	-10~10V
出力スパン(DC)	4~20mA	10mV~20V
出力バイアス	0~100%	-100~100%

\*電流出力信号の場合、0.1mA未満の出力は精度保証外となります。

(例1) 4~20mA⇒出力スパン 16mA、バイアス 25%

(例2) -1~4V⇒出力スパン 5V、バイアス-20%

●基準性能

変換精度	スパンの10%以上にて±0.4%/F.S.以内 (25℃±5℃にて)
出力リップル	0.2%/F.S.以内@2.5Hz≦
温度特性	10℃の変化に対してスパンの±0.2%以内
応答速度	450msec 以下(0~90%)@100%ステップ入力
C M R R	100dB 以上(500V AC, 50/60Hz)
信号絶縁	入力-第1出力-第2出力-電源-大地各間 絶縁
絶縁抵抗	100MΩ以上(@500V DC) 入力-第1出力-第2出力-電源-大地各間
耐電圧	入力-[第1出力、第2出力]-[電源、大地各間] :2000V AC 遮断電流 0.5mA 1分間 電源-大地間 :2000V AC 遮断電流 5mA 1分間 第1出力-第2出力間 :500V AC 遮断電流 0.5mA 1分間
S W C 対策	ANSI/IEEE C37.90.1-1989 に準拠
動作環境	温度:-5~55℃ 湿度:5~90%RH(結露のないこと)
保存温度	-10~60℃

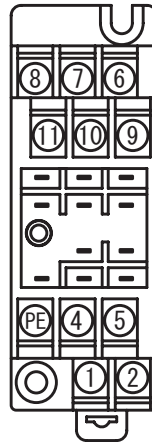
●取付・形状

取付方法	壁取付、DIN レール取付共用
配線方法	M3.5 ネジ端子接続 (電源端子カバー付き/脱落防止機構)
ネジ締め付けトルク	0.8~1[N・m] *推奨値
外形寸法	W29×H86×D125mm (取付ネジ、ソケット端子台含む)
質量	本体 120g 以下、ソケット端子台 80g 以下

●材質

本体ハウジング	ABS樹脂(UL-94V-0)
ソケット	ABS樹脂(UL-94V-0)
端子ネジ	鉄/ニッケルメッキ
プラグ・ソケット	
端子表面処理	0.2μm/金メッキ
基板	ガラスエポキシ(FR-4:UL-94V-0)
防湿処理	ヒューミシールコーティング :HumiSeal 1A27NS(ポリウレタン樹脂)

端子配置図、信号割付



①	P(+)	POWER
②	N(-)	
(PE)	GND	
④	+ OUTPUT 1	
⑤	- OUTPUT 1	
⑥	N. C	
⑦	+ OUTPUT 2	
⑧	- OUTPUT 2	
⑨	N. C	
⑩	INPUT V	
⑪	INPUT ±	

ブロック図

